This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

MANUFACTURE OF LIQUID CRYSTAL DISPLAY ELEMENT

Patent Number:

JP6235925

Publication date:

1994-08-23

Inventor(s):

TAMAOKI KATSUYA

Applicant(s)::

MATSUSHITA ELECTRIC IND CO LTD

Requested Patent:

☐ JP6235925

Application Number: JP19930022264 19930210

Priority Number(s):

IPC Classification:

G02F1/1341; G02F1/13; G02F1/1339

EC Classification:

Equivalents:

Abstract

PURPOSE:To manufacture a liquid crystal display element taking no long time for sealing liquid crystal, causing no pollution of liquid crystal and no mixing of refuse, and not requiring the precision of the liquid crystal drip quantity.

CONSTITUTION: A seal material 3 provided with a liquid crystal discharge port 5 in advance is arranged at least on one of electrode substrates 1, 2 facing each other, a required quantity or above of liquid crystal 6 is dripped on the electrode substrate 1, then two electrode substrates 1, 2 are stuck together in vacuum, excess liquid crystal is discharged, and a sealing agent 7 is applied. The liquid crystal injection and sealing can be performed in a short time, the pollution of the liquid crystal 6 and the mixing of refuse are prevented, the precision of the drip quantity of the liquid crystal 6 is not required, and a liquid crystal display element can be easily manufactured.

Data supplied from the esp@cenet database - I2

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-235925

(43)公開日 平成6年(1994)8月23日

(51) Int.Cl. ⁵ G 0 2 F	1/1341 1/13	識別記号	庁内整理番号 8507-2K	FI	技術表示箇所
		101	9315-2K		
	1/1339	505	8507 – 2K		

	審査請求	未請求	請求項の数	k2 OL	(全	4	頁)
特顧平5-22264	(71)出願人	人 000005821 松下電器産業株式会社					
平成5年(1993)2月10日	(72)発明者	玉置 : 大阪府!	勝也 門真市大字門			松下	電器
	(74)代理人	弁理士	小鍜治	月(外2	名)		
	,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	特顧平5-22264 (71)出顧人 平成5年(1993)2月10日 (72)発明者	特顧平5-22264 (71)出題人 0000058 松下電 平成5年(1993)2月10日 大阪府 (72)発明者 玉置 大阪府 産業株	特顧平5-22264 (71)出題人 000005821 松下電器産業株式会 大阪府門真市大字門 (72)発明者 玉置 勝也 大阪府門真市大字門 産業株式会社内	特顧平5-22264 (71)出題人 000005821 松下電器産業株式会社 大阪府門真市大字門真1006番 (72)発明者 玉置 勝也 大阪府門真市大字門真1006番 産業株式会社内	特顧平5-22264 (71)出願人 000005821 松下電器産業株式会社 大阪府門真市大字門真1006番地 (72)発明者 玉置 勝也 大阪府門真市大字門真1006番地 産業株式会社内	松下電器産業株式会社 平成5年(1993)2月10日

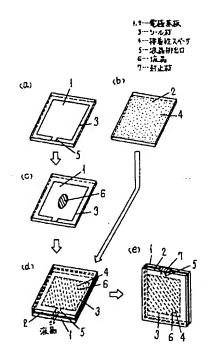
(54) 【発明の名称】 液晶表示素子の製造方法

(57)【要約】

[目的] 液晶の封入に時間がかからず、また液晶の汚 染やゴミの混入がなく、さらには液晶滴下量の精度を必 要としない液晶表示素子の製造方法を提供する。

【構成】 対向する電極基板1,2の少なくとも片方に あらかじめ液晶排出口5を設けたシール材3を配置し、 電極基板1上に液晶6を必要量以上滴下し、その後、2 枚の上記電極基板を真空中で貼合わせ、余分な液晶を排 出し、封止材7を塗布する。

【効果】 上記構成により、液晶注入・封口が短時間で 行うことができ、液晶の汚染やゴミの混入がなくなり、 また、液晶の滴下量精度を必要とせず、容易に製造する ことができる。



【特許請求の範囲】

【請求項1】 対向する2枚の電極基板の少なくとも片 方に液晶排出口を設けたシール材を配置し、上記電極基 板に液晶を必要量以上滴下した後、上記2枚の電極基板 を真空中で貼合わせて加圧し、余分な液晶を上記液晶排 出口より排出させることを特徴とする液晶表示素子の製 造方法。

【請求項2】 対向する2枚の電極基板の少なくとも片 方に樹脂をコーティングした接着性スペーサを散布し、 これを加熱により電極基板に接着して固定させた後、液 10 目的とするものである。 晶を滴下し真空中で前記2枚の電極基板を貼合わせるこ とを特徴とする請求項1記載の液晶表示素子の製造方

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は薄型、軽量、低消費電力 ディスプレイとして利用されている液晶表示素子の製造 方法に関するものである。

[0002]

[従来の技術] 今日、液晶表示素子は薄型、軽量、低消 20 均一に配置して加熱し、電極基板に接着させる。 **費電力ディスプレイとして、各方面で広範に使われてお** り、今後益々その利用度が高まる状況にある。

【0003】従来、この液晶表示素子を製造する方法と して、下記のようなものが提案されている。

【0004】 (A) 図3 (a) ~ (e) に示すように対 向配置された2枚の電極基板10,11をシール材12 を用いて接着固定し、サンドイッチ型セル構造の容器を 作り、上記シール部にあらかじめ設けられた液晶注入口 14より液晶を毛細管現象、加圧、あるいは真空などの 手段を用いて封入、封口する方法。なお、同図で13は 30 基板間隔を一定に保つためのスペーサ、16は封口樹脂

[0005] (B) 図4 (a) ~ (d) に示すように対 向配置された2枚の電極基板17,18の少なくとも片 方にシール材19を配置し、電極基板17に液晶22を 一定量滴下し、その2枚の電極基板17,18を真空中 で貼合わせる方法。

[0006]

【発明が解決しようとする課題】しかしながら上記 (A) の方法では、必ず注入口端面が液晶と接触するた 40 め、液晶が汚染されたり、ゴミが混入することから液晶 表示パネルの品質トラブルの原因となる。また、この方 法では、液晶注入に時間がかかり、例えば大型の液晶表 示素子になると時には60分以上にもなることがある。 さらには、電極基板がフィルムなどの柔軟な材料である 場合、液晶注入時に、気圧差により上下の電極基板が接 触し、配向不良を起こす。

【0007】また上記 (B) の方法では、特開昭62-89025号公報に示されているような上記(A)の方 法の課題を克服すべく方策がとられているが、液晶の滴 50

下量精度が低いと表示ムラになるという問題点を有して いる。また、一方では、電極基板にスペーサが固定され ていないと、滴下・貼合わせ時に液晶の流動にともなっ てスペーサも移動し、ギャップの不均一も生じるという 問題もでてくる。

【0008】本発明は上述したような課題を解決すべく なされたものであり、液晶の封入に時間がかからず、ま た液晶の汚染やゴミの混入がなく、さらには液晶滴下量 の精度を必要としない新規な製造方法を提供することを

[0009]

【課題を解決するための手段】この目的を達成するため に本発明の液晶表示素子の製造方法は、対向する2枚の 電極基板の少なくとも片方に液晶排出口を設けたシール 材を配置し、上記電極基板上に液晶を必要量以上のせ、 その後、2枚の上記電極基板を真空中で貼合わせ、余分 な液晶を排出するものである。また、液晶を滴下する前 に、電極基板上に接着性スペーサ(あらかじめ熱可塑性 樹脂あるいは熱硬化性樹脂をコーティングしたもの)を

[0010]

【作用】この方法によれば、電極基板上に液晶をのせ、 その後、真空中ですばやく電極基板を組み合わせ、余分 な液晶を排出することで液晶注入・封口が短時間でで き、また、液晶滴下量の精度を必要とせず、さらには接 着性スペーサを使用することで、滴下・貼合わせ時の液 晶の流動にともなうスペーサの移動を防ぐことができる ため、容易に均一なセルギャップを得ることができ、そ の応用面での利用価値はきわめて大なるものである。

[0011]

【実施例】図1 (a)~(e)は本発明による製造工程 の一実施例を示す概念図、図2は同実施例において使用 する接着性スペーサの断面図を示している。本実施例で はスペーサとしてシリカ系のものを用い、コーティング 樹脂には接着温度約150℃のアクリル系樹脂を使用し た。

【0012】まず図1において(a), (b) に示すよ うに、液晶分子を配向させるための処理が終わったガラ スなどの電極基板(透明電極によりパターンが形成され ているが、図面では省略している。) 1, 2を用意し、 一方の電極基板1にシール材3をスクリーン印刷法によ り印刷する。ここで上記シール材3にはあらかじめ液晶 排出口5を設けている。もう一方の電極基板2には接着 性スペーサ4を均一に配置している。次に図1 (c)に 示すように、一方の電極基板1上の上記シール材3によ り囲まれた部分のほぼ中央部に液晶6を一滴もしくは数 滴、滴下する。そして、液晶排出口5より余分な液晶を 排出したのち、封止材7を塗布することにより封止す

【0013】この際液晶6の滴下は、高精度微量吐出注

3

射器やピペットあるいは定量吐出ポンプ等により行い、 使用量より若干多めに滴下する。ここで、注意しなけれ ばならないことは、滴下場所がシール材3にあまり近い と、液晶6が電極基板1,2を貼合わせる前にシール部 まで流れ、電極基板1,2を貼合わせた時にシール部が 切れたり、液晶6がシール部外にまであふれ出すことで ある。本実施例によれば、液晶注入・封口が短時間で、 かつ、容易に均一なセルギャップを得ることが確認でき た。次に図2について説明する。8は熱可塑性樹脂また は熱硬化性樹脂、9はスペーサ本体である。加熱作用に 10 説明する製造工程を示す概念図 より(a), (b) に示すように、コーティングされた 樹脂が溶解または軟化し、電極基板と接着、固定する効 果により液晶の流動にともなうスペーサの移動を防ぐこ とができる。

[0014]

【発明の効果】以上のように、本発明は電極基板上のシ ール部に液晶排出口を設け、またスペーサに接着性をも たせることにより、(1)液晶注入・封口が短時間で行 うことができる。(2)液晶の汚染やゴミの混入がなく なる。(3)液晶の滴下量精度を必要とせず、容易に製 20 8 熱可塑性樹脂または熱硬化性樹脂 造することが出来る。(4)接着性スペーサを使用する ことで、滴下・貼合わせ時の液晶の流動にともなうスペ

ーサの移動を防ぐことができ、均一なセルギャップを得 ることができる優れた液晶表示素子の製造方法を実現で きるものである。

【図面の簡単な説明】

【図1】本発明の一実施例における液晶表示素子の製造 法を説明する製造工程を示す概念図

【図2】同実施例における熱可塑性樹脂または熱硬化性 樹脂をコーティングした接着性スペーサの断面図

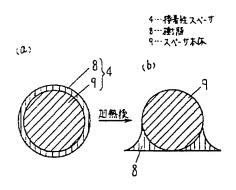
【図3】従来の液晶表示素子の製造法(真空注入法)を

【図4】従来の液晶表示素子の製造法(液晶滴下法)を 説明する製造工程を示す概念図

【符号の説明】

- 1, 2 電極基板
- 3 シール材
- 4 接着性スペーサ
- 5 液晶排出口
- 6 液晶
- 7 封止材
- - 9 スペーサ本体

[図2]



【図3】

